

2011.11.07

<http://www.math.kobe-u.ac.jp/HOME/taka/2011/comp-2>

1. GR1 に #FFFF, GR2 に #0002 が格納されているとき,

```
ST GR1,#0050,GR2
```

を実行する. GR1 のデータ #FFFF が store される (かたつけられる) メモリの番地は?

2. GR2 に #0003 が格納されているとき,

```
LD GR1,#0030,GR2
```

を実行する. メモリの番地のどこにあるデータが GR1 にロード (読み込み) されるか?

3. 間接アドレッシング (実効アドレス) の方法とはなにか? 例をあげて説明せよ.

4. 本日のプログラムで, GR2 の値がどう変化していくか表を書きなさい. メモリ-番地 #0050 から #0055 の間のデータの変化の様子も表にしなさい.

5. 本日のプログラムで, メモリ-番地 #0050 から #00FF に 1 ずつ増加する数を入れなさい. つまり #0050 に 0, #0051 に 1, #0052 に 2, ... を格納するプログラムを書きなさい.

本日のプログラム. メモリの指定された領域を #FFFF (0xffff, FFFFH) で埋める.

```
FILL START
LAD GR1,#FFFF
LAD GR2,#0000 ;; counter
LAD GR3,#0003 ;; limit
LAD GR4,#0001 ;; const
LL ST GR1,#0050,GR2
ADDL GR2,GR4
CPA GR2,GR3
JMI LL
RET
END
```